

ADVANCED R&D SEMINAR

ATELIER SUR LA MODELISATION ELECTRONIQUE

<http://www.captronic.fr>



Dans le cadre du programme CAP'TRONIC, dont l'objectif est d'aider les PME à intégrer des solutions électroniques dans leurs produits, JESSICA SUD-EST, INSAVALOR, organisent le 8 décembre 2010 sur ½ journée un atelier sur la modélisation électronique.

PROFIL DES PARTICIPANTS

Ingénieurs, techniciens électronique ou informatique industrielle, chefs de projet

INTERVENANT

Yannick GUYOMARCH

Plateforme OPASS (Ouest Plateforme Automobile Systèmes embarquéS)

LIEU

Campus LyonTech La Doua

INSAVALOR

66, boulevard Niels Bohr - Bâtiment CEI
69 603 Villeurbanne Cedex, France.

INSCRIPTION

JESSICA France

Tél. : 04 38 78 90 25

Fax : 04 38 78 50 70

E-mail : pernoud@captronic.fr

<http://www.captronic.fr>

OBJECTIF :

Avoir une vision plus précise de l'utilisation de la modélisation dans un projet.

L'atelier mélange le côté théorique (présentation des avantages et des inconvénients de la modélisation, intégration dans le cycle en V) ainsi que le côté pratique (réalisation d'un projet complet en partant de la modélisation jusqu'à la génération automatique du code de production).

CONTENU DE L'ATELIER :

8h30 : Accueil

9h00 – 10h30 : Module théorique

Présentation générale

- Avantages et inconvénients du développement par modélisation
- Intégration dans le cycle en V
- Utilisation du prototypage rapide, banc HIL

Présentation d'un projet réalisé par un client de la plateforme.

10h30 – 12h30 : Module pratique

Réalisation d'un projet complet de régulation de température en utilisant le développement par modélisation

- Réalisation du modèle
- Simulation offline
- Prototypage rapide avec la microautobox DSpace
- Prototypage rapide et génération du code optimisé avec les outils FAAR.

12h30 : Cocktail apéritif

